

Problema 30

Analizar el amplificador JFET fuente común de una etapa que se muestra en la figura 2. Determinar:

AV, Ai, RiA y RoA .

$IDSS=2mA, Vp=-2V, rds=100K, RG=30K, RD=10K, RL=2,67K, RS1=100\Omega, RS2=300\Omega$

Análisis estático:

$$ID = IDSS \cdot \left(1 - \frac{VGS}{Vp}\right)^2$$

$$VGS = -ID \cdot (RS1 + RS2)$$

$$ID = 1mA$$

Con este primer valor iterativo

$$VGS = -0,4V \Rightarrow ID = 1,28mA$$

$$ID = 1,2mA \Rightarrow VGS = 0,48V \Rightarrow ID = 1,15mA$$

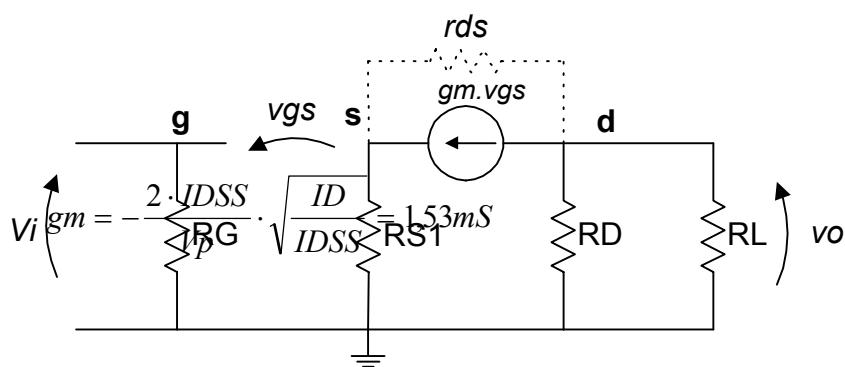
finalizando la iteración se llega a:

$$ID = 1,17mA \Rightarrow VGS = 0,468V$$

hallo VDS:

$$VDS = VDD - ID \cdot (RD + RS1 + RS2) = 7,832V \quad \text{supongo } VDD = 20V$$

Análisis dinámico:



Aplicando la expresión de ganancia para RS sin puenteear:

$$AV = -\frac{gm \cdot Rd}{1 + gm \cdot RS1} = -2,8 \quad \text{se supone rds muy grande}$$

$$Rd = RL \| RD = 2,1K$$

Resistencias:

$$Ri \approx \infty \quad Ro = ro \cdot (1 + gm \cdot RS1) = 115K$$

$$RiA \approx RG = 30K \quad RoA = Ro \| RD = 9200\Omega$$

$$Ros = RoA \| RL = 2065\Omega$$

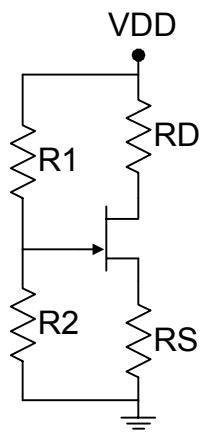
Problema 31

Diséñese un amplificador JFET que tenga una:

$RL=10K$, $VDD=12V$, $RiA=500K$ y $AV=-2$.

Utilizar el circuito de la figura 1. Para el punto de trabajo $VGSQ=-1V$ e $IDQ=1mA$ la trasconductancia del transistor tiene un valor de $2,5mS$.

Análisis de continua:



$$ID = IDSS \cdot \left(1 - \frac{VGS}{Vp}\right)^2$$

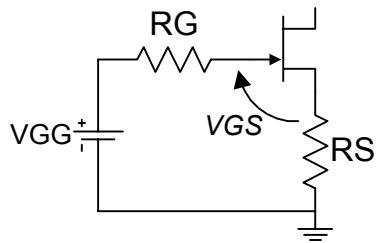
$$gm = -2 \cdot \frac{IDSS}{Vp} \cdot \left(1 - \frac{VGS}{Vp}\right)$$

$$IDSS = 5mA$$

$$Vp = -1,8V$$

Adopto $IDQ=3mA$

$$VGSQ = \left(1 - \sqrt{\frac{IDQ}{IDSS}}\right) \cdot Vp = -0,405V$$



$VDSQ = 7V$ se elige haciendo un gráfico a escala de $ID=f(VDS)$

$$VDD = VDSQ + IDQ \cdot (RS + RD)$$

$$RD + RS = \frac{VDD - VDS}{ID} = \frac{12V - 7V}{3mA} = 1,67K$$

$$gm = 2 \cdot \frac{IDSS}{Vp} \cdot \left(1 - \frac{VGS}{Vp} \right) = -4,3mS$$

$$AVs = -\frac{gm \cdot Rd}{1 + gm \cdot RS} = -2$$

Itero:

$$\frac{RD \| RL}{1 + gm \cdot RS} = 464,15\Omega$$

$$RD + RS = 1670\Omega \quad \text{esta ecuación es flexible y puede variar}$$

Adopto:

$$RD=1,8K \quad y \quad RS=470\Omega$$

$$VGG = VGS + ID \cdot RS = 1V$$

$$VGG \cdot R1 = VDD \cdot \frac{R2}{R1 + R2} \cdot R1 \quad VDSQ = 5,2V$$

$$R1 = \frac{VDD \cdot RG}{VGG} = 6M\Omega \quad VDSQ > |Vp| - |VGS|$$

$$\frac{1}{R1} + \frac{1}{R2} = \frac{1}{500K}$$

$$R2 = 545K$$

Entonces adopto:

$$R1=6M2 \quad y \quad R2=560K$$

Verifico:

$$RG=513K \quad y \quad AVs=2,17$$

Problema 32

Diséñese un amplificador JFET drenaje común con las siguientes especificaciones:

$$A_i = 12, \quad RL = 400\Omega, \quad VDD = 12V.$$

Las características del transistor disponible son:

$$IDSS = 20mA \quad y \quad V_p = -7V.$$

Utilizar la configuración de la figura 3. Calcular RoA del circuito resultante.

Análisis estático:

$$IDQ = 0,6 \cdot IDSS = 12mA \quad \Rightarrow \quad gm = -\frac{2 \cdot IDSS}{V_p} \cdot \sqrt{\frac{IDQ}{IDSS}} = 4,43 \cdot 10^{-3} \frac{1}{\Omega}$$

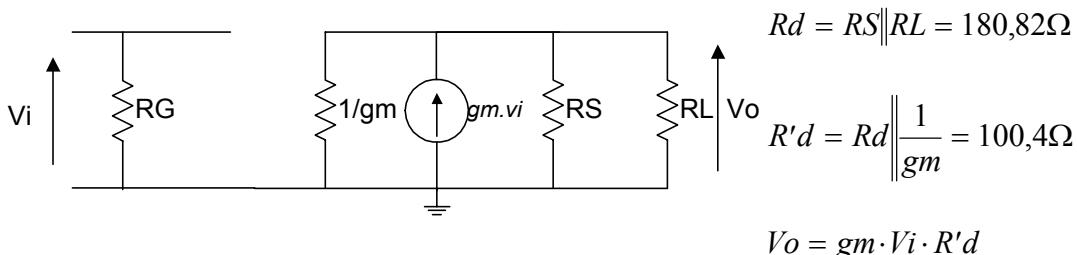
$$ID = IDSS \cdot \left(1 - \frac{VGS}{V_p}\right)^2 \quad \Rightarrow \quad VGS = \left(\sqrt{\frac{IDQ}{IDSS}} - 1\right) \cdot (-V_p) = -1,58V$$

$$VDSQ = 8V \quad \text{fijada haciendo un gráfico de } ID=f(VDS)$$

$$VDSQ = VDD - IDQ \cdot RS \quad \Rightarrow \quad RS = 330\Omega \quad \Rightarrow \quad VDSQ = 8,04V$$

$$VGG = VGS + IDQ \cdot RS = 2,38V$$

Análisis dinámico:



$$AV = \frac{Vo}{Vi} = gm \cdot R'd = 0,445$$

$$\left. \begin{aligned} IL &= \frac{Vo}{RL} = -gm \cdot \frac{R'd \cdot Vi}{RL} \\ Ii &= \frac{Vi}{RG} \end{aligned} \right\} \quad Ai = \frac{IL}{Ii} = -\frac{gm \cdot Vi \cdot R'd}{RL \cdot Vi} \cdot RG = -AV \cdot \frac{RG}{RL}$$

$$Ai = 12 = AV \cdot \frac{RG}{RL} \Rightarrow RG = 10786,5\Omega$$

Para hallar R1 y R2:

$$R1 \cdot VGG = VDD \cdot RG \Rightarrow R1 = 54386\Omega \cong 56K$$

$$R2 = \frac{1}{\frac{1}{RG} - \frac{1}{R1}} = 13360\Omega \Rightarrow R2 = 15K$$

Verificación:

$$RG = R1 \parallel R2 = 11,83K$$

$$VGG=2,53V$$

$$IDQ=12,47mA \Rightarrow gm = 4,51 \cdot 10^{-3} S$$

$$AV=0,45 \quad Ai = AV \cdot \frac{RG}{RL} = 13,3$$

$$RoA = \frac{1}{gm} \left| rd \right| \left| Rs \right| \cong 130\Omega$$

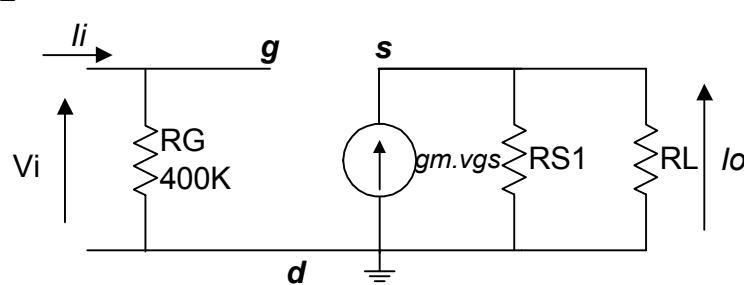
Problema 33

Diséñese un amplificador JFET drenaje común como el mostrado en la figura 4 que cumpla las siguientes condiciones:

$Ai=15$, $RiA=400K$, $VDD=12V$, $RL=20K$.

Para un punto de trabajo $IDQ=2mA$ y $VGSQ=-0,5V$, $gm=3,33mS$.

- $RiA \cong R1 \parallel R2 = RG$
- $Rd = RS1 \parallel RL$
- $Ai = 15$



$$Ii = \frac{Vi}{RG}$$

$$\begin{cases} 0,002 = IDSS \cdot \left(1 + \frac{0,5}{Vp}\right)^2 \\ gm = 3,33mS = -\frac{2 \cdot IDSS}{Vp} \cdot \left(1 + \frac{0,5}{Vp}\right) \end{cases}$$

$$Io = -gm \cdot Vgs \cdot \left(\frac{RS1}{RS1 + RL} \right)$$

$$\begin{cases} IDSS = 4mA \\ Vp = -1,7V \end{cases}$$

$$Ai = -\frac{gm \cdot RG \cdot \left(\frac{RS1}{RS1 + RL} \right)}{1 + gm \cdot (RS1 \| RL)} \Rightarrow RS1 \| RL = \frac{-RL \cdot Ai}{gm \cdot RG + RL \cdot gm \cdot Ai} = 900,9\Omega$$

$$RiA = RG = R1 \| R2 = 400K$$

Adopto $IDQ \geq 0,6 \cdot IDSS$:

$$\Rightarrow \begin{cases} IDQ = 2,5mA \\ gm = 3,7mS \\ VGS = -0,36V \end{cases}$$

$$VDSQ = VDD - IDQ \cdot (RS1 + RS2)$$

$$\text{Elijo } VDSQ = 7V$$

$$RS2 = \left(\frac{VDD - VDSQ}{ID} \right) - RS1$$

$$IDQ \cdot (RS1 + RS2) = 5V \Rightarrow RS1 + RS2 = 2K$$

$$VGG = VGS + ID \cdot (RS1 + RS2) = 4,36V \quad RS1 \| RL = 405,4\Omega$$

$$\Rightarrow RS1 = 414\Omega \cong 390\Omega \quad RS2 = 1,5K$$

$$VGG = VDD \cdot \frac{R2}{R1 + R2}$$

$$\frac{R2}{R1 + R2} = 0,363 \quad \text{y} \quad \frac{R1 \cdot R2}{R1 + R2} = 400K$$

$$R1 \cong 1,1M\Omega$$

$$R2 \cong 620\Omega$$